

ΠΑΝΕΠΙΣΤΗΜΙΟ ΔΥΤΙΚΗΣ ΜΑΚΕΔΟΝΙΑΣ  
ΠΟΛΥΤΕΧΝΙΚΗ ΣΧΟΛΗ  
ΤΜΗΜΑ  
ΗΛΕΚΤΡΟΛΟΓΩΝ ΜΗΧΑΝΙΚΩΝ & ΜΗΧΑΝΙΚΩΝ ΥΠΟΛΟΓΙΣΤΩΝ

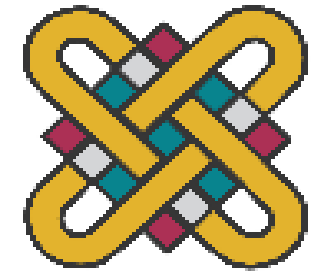


# ΣΥΣΤΗΜΑΤΑ ΑΥΤΟΜΑΤΟΥ ΕΛΕΓΧΟΥ II ΕΡΓΑΣΤΗΡΙΟ

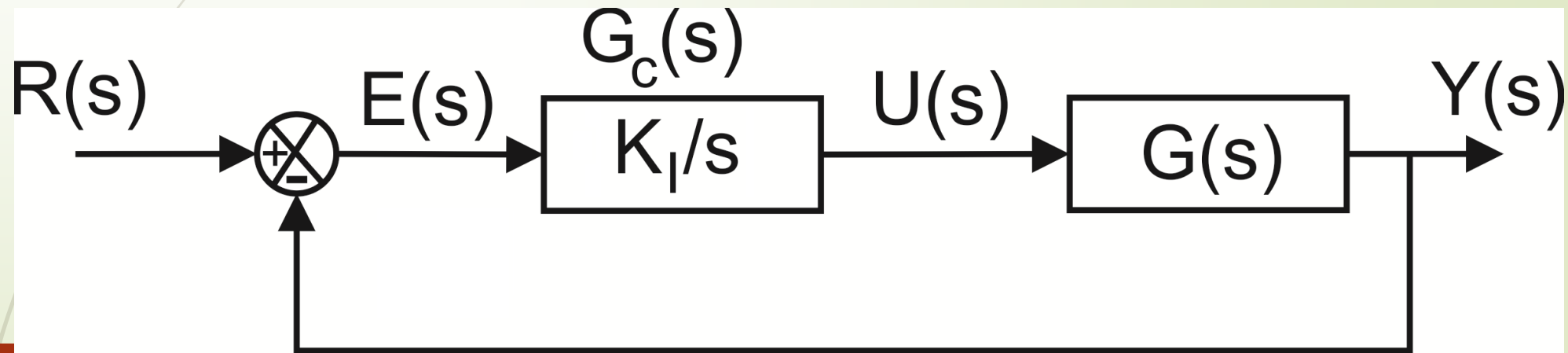
## Ολοκληρωτικός ελεγκτής (I)

Παρίσης Κ. Καθηγητής  
Βανδίκας Ι. ΕΔΙΠ  
Μόσχος Ι. Υποψ. Διδ.

2024-2025



## Ολοκληρωτικός ελεγκτής (I)- Διάγραμμα βαθμίδων



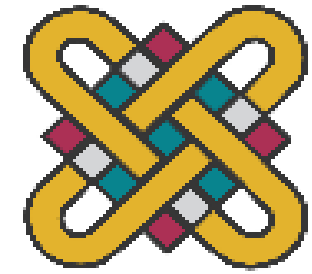
Πεδίο Laplace:  $U(s) = (R(s) - Y(s)) \frac{K_I}{s} \Rightarrow U(s) = E(s) \frac{K_I}{s}$

Πεδίο t:  $L^{-1}\{U(s)\} = L^{-1}\left\{E(s) \frac{K_I}{s}\right\} = K_I L^{-1}\left\{\frac{E(s)}{s}\right\} \Rightarrow u(t) = K_I \int_0^t e(t) dt$

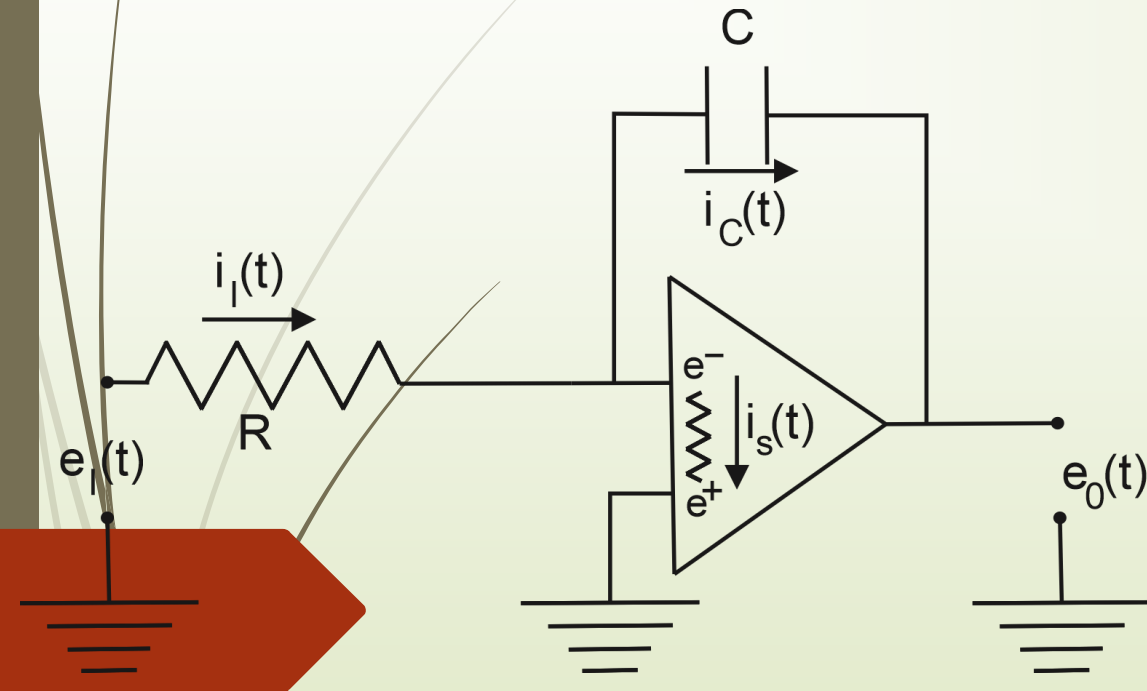
Παρίσης Κ. Καθηγητής

Βανδίκας Ι. ΕΔΙΠ

Μόσχος Ι. Υποψ. Διδ.



## Ιδανικός ολοκληρωτής (ideal integrator)



Λύση με ολοκληρωδιαφορική εξίσωση

Εφαρμόζουμε τον 2<sup>ο</sup> κανόνα του Kirchhoff

$$i_i(t) = i_c(t) + i_s(t) \xrightarrow{i_s(t)=0} i_i(t) = i_c(t) \quad (1)$$

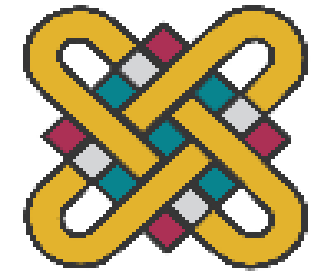
$$i_i(t) = \frac{e_i(t) - e^-}{R} = \frac{e_i(t)}{R}$$

$$i_c(t) = \frac{dq}{dt} \xrightarrow{q=Cv} i_c(t) = \frac{Cd(e^- - e_0(t))}{dt} = -\frac{Cde_0(t)}{dt}$$

Παρίσης Κ. Καθηγητής

Βανδίκας Ι. ΕΔΙΠ

Μόσχος Ι. Υποψ. Διδ.



## Ιδανικός ολοκληρωτής (ideal integrator)

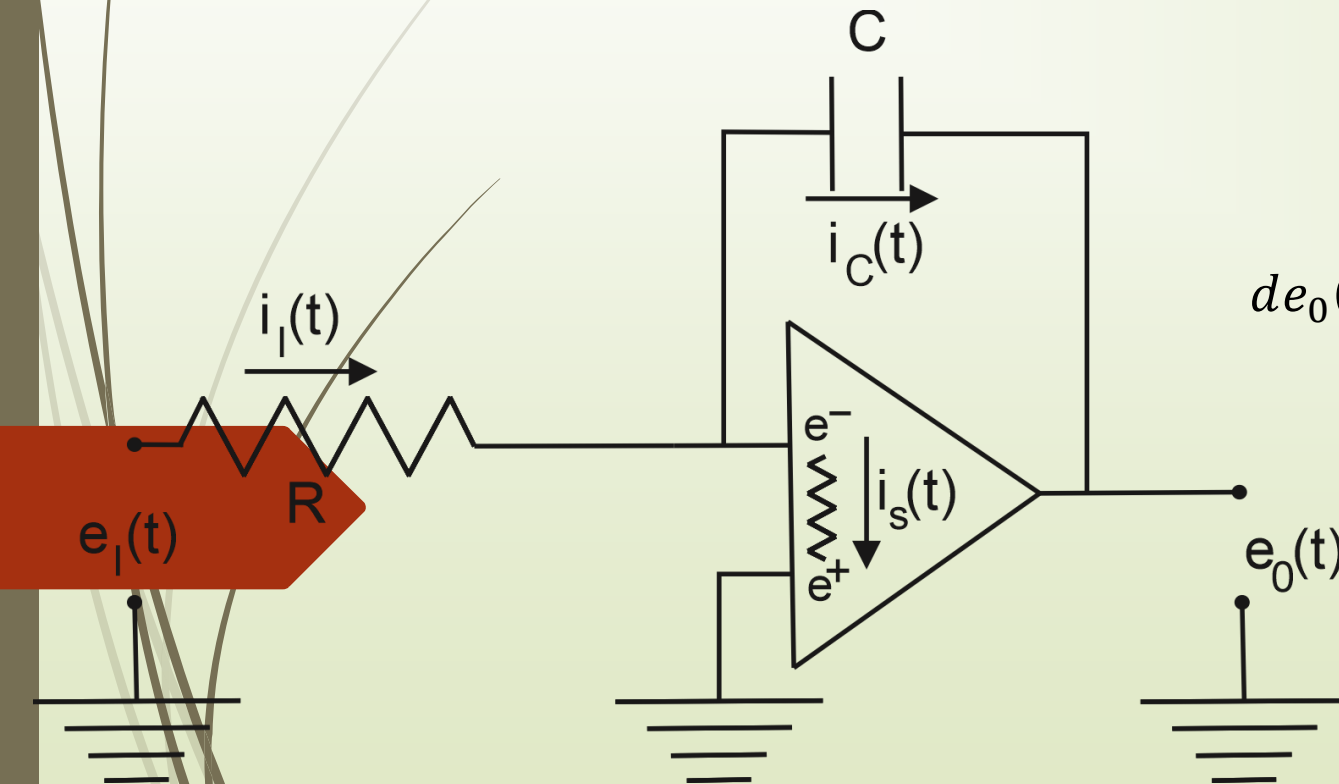
Λύση με ολοκληρωδιαφορική εξίσωση

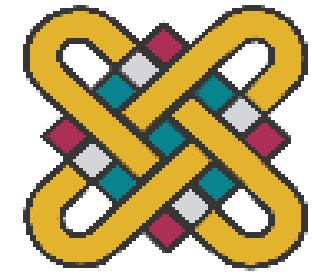
Η συνάρτηση (1) γίνεται

$$\frac{e_i(t)}{R} = -\frac{Cde_0(t)}{dt} \Rightarrow e_i(t)dt = -RCde_0(t) \Rightarrow$$

$$de_0(t) = -\frac{e_i(t)}{RC} dt \Rightarrow \int de_0(t) = \int -\frac{e_i(t)}{RC} dt + E_0$$

$$\Rightarrow e_0(t) = -\frac{1}{RC} \int e_i(t)dt + E_0$$





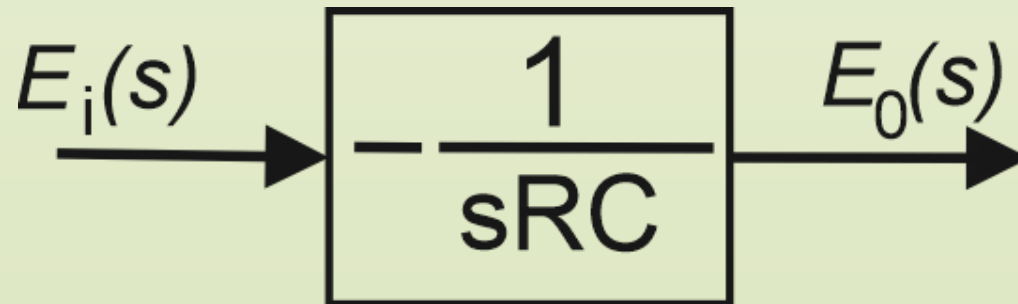
## Συνάρτηση μεταφοράς ιδανικού ολοκληρωτή (ideal integrator)

Συνάρτηση μεταφοράς

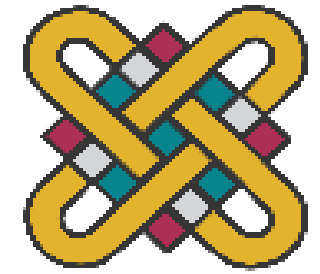
$$i_i(t) = i_C(t) + i_S(t) \xrightarrow{i_S(t)=0} i_i(t) = i_C(t) \Rightarrow \frac{e_i(t) - e^-}{R} = \frac{e^- - e_0(t)}{X_C} \xrightarrow{e^- = e^+ = 0} \frac{e_i(t)}{R} = \frac{-e_0(t)}{X_C}$$

$$\Rightarrow \frac{e_i(t)}{R} = \frac{-e_0(t)}{\frac{1}{j\omega C}} \Rightarrow \frac{e_i(t)}{R} = -j\omega C e_0(t) \xrightarrow{L}$$

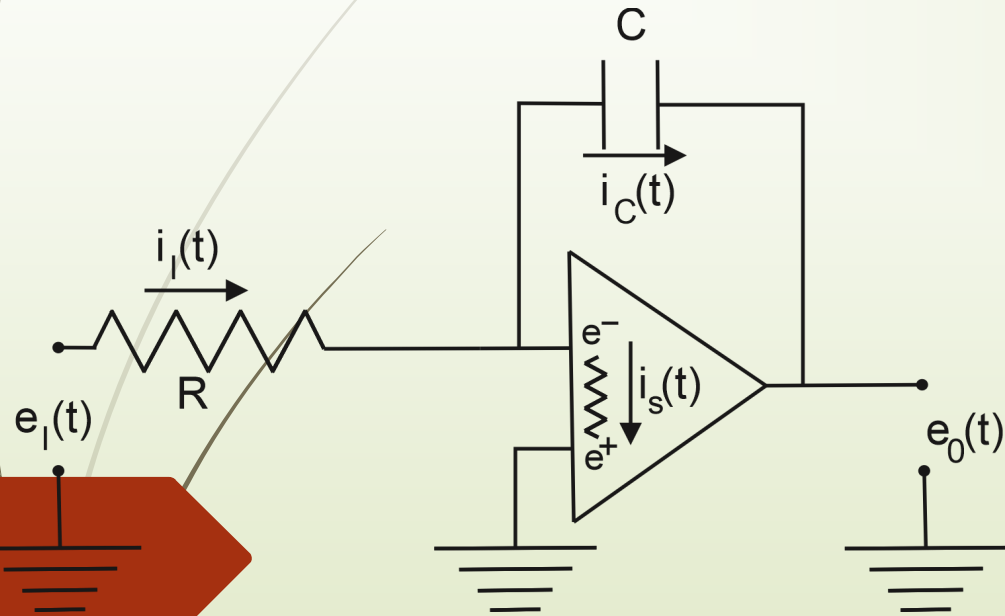
$$L \left\{ \frac{e_i(t)}{R} \right\} = L \{ -j\omega C e_0(t) \} \Rightarrow \frac{E_i(s)}{R} = -s C E_0(s) \Rightarrow \frac{E_0(s)}{E_i(s)} = -\frac{1}{sRC}$$



Παρίσης Κ. Καθηγητής  
Βανδίκας Ι. ΕΔΙΠ  
Μόσχος Ι. Υποψ. Διδ.

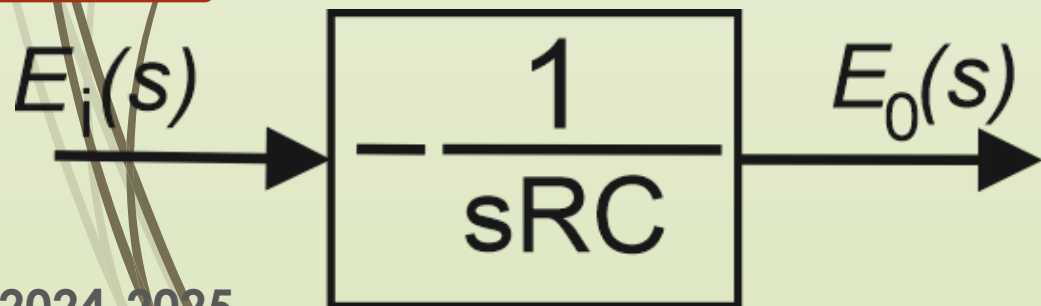


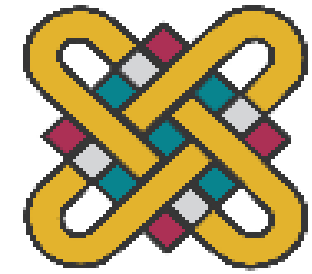
## Σταθερά χρόνου ιδανικού ολοκληρωτή (ideal integrator)



Σταθερά χρόνου ολοκληρωτή

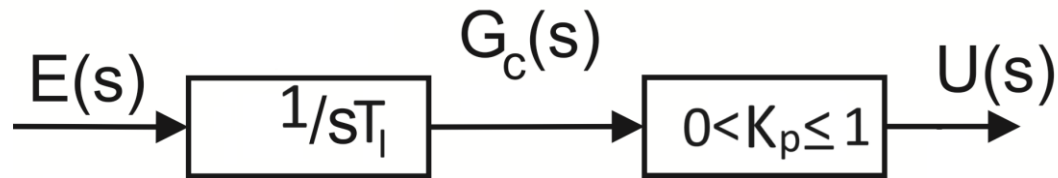
$$\left. \begin{aligned} e_o(t) &= -\frac{1}{RC} \int e_i(t) dt + E_0 \\ \frac{E_o(s)}{E_i(s)} &= -\frac{1}{sRC} \end{aligned} \right\} \Rightarrow T_I = RC$$



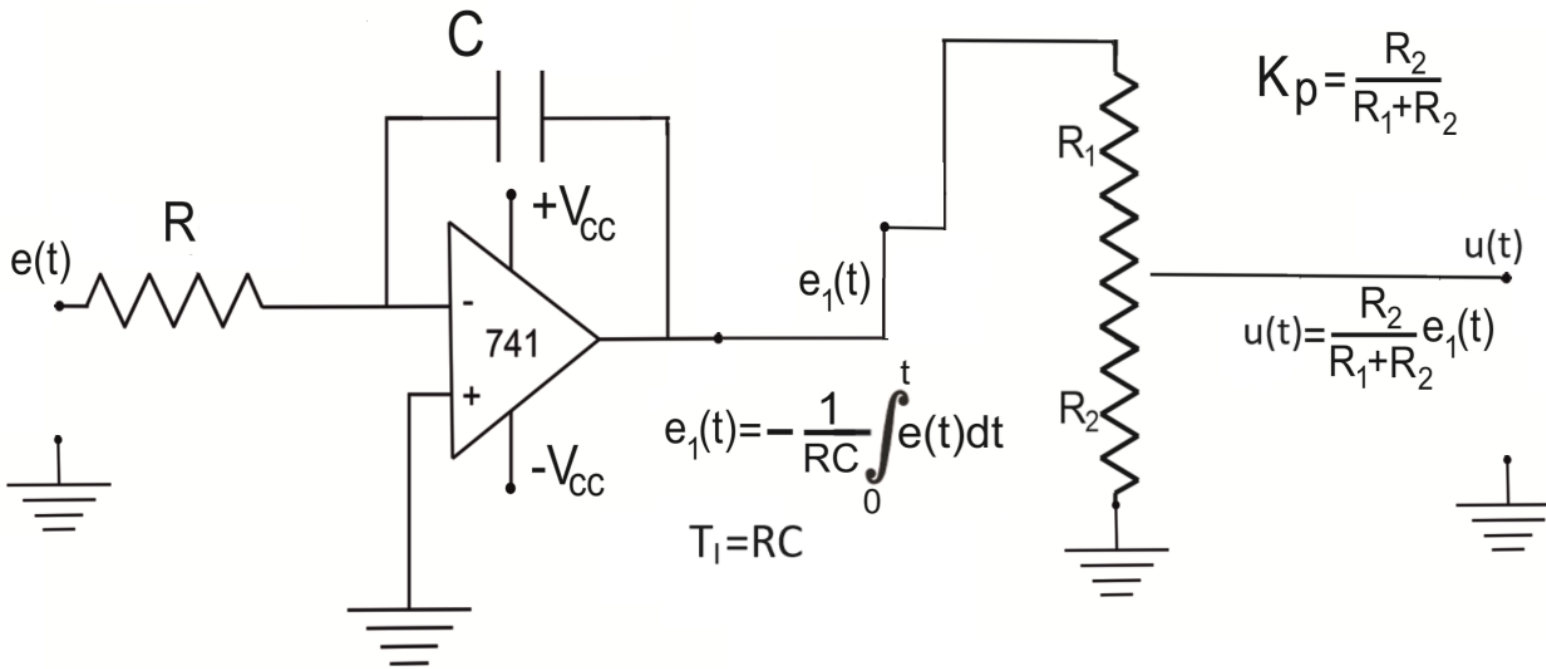


## Ιδανικός ολοκληρωτικός ελεγκτής (ideal integrator controller)

Σταθερά χρόνου και αναλογικό κέρδος ( $K_p \leq 1$ ) ολοκληρωτικού ελεγκτή:

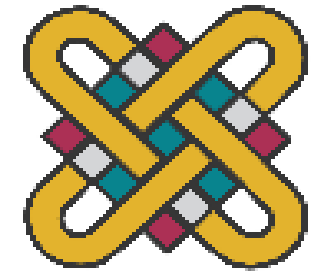


$$\frac{U(s)}{E(s)} = -K_P \frac{1}{sT_I} = -\frac{R_2}{R_1 + R_2} \frac{1}{sRC} \Rightarrow K_p = \frac{R_2}{R_1 + R_2}$$
$$T_I = RC$$



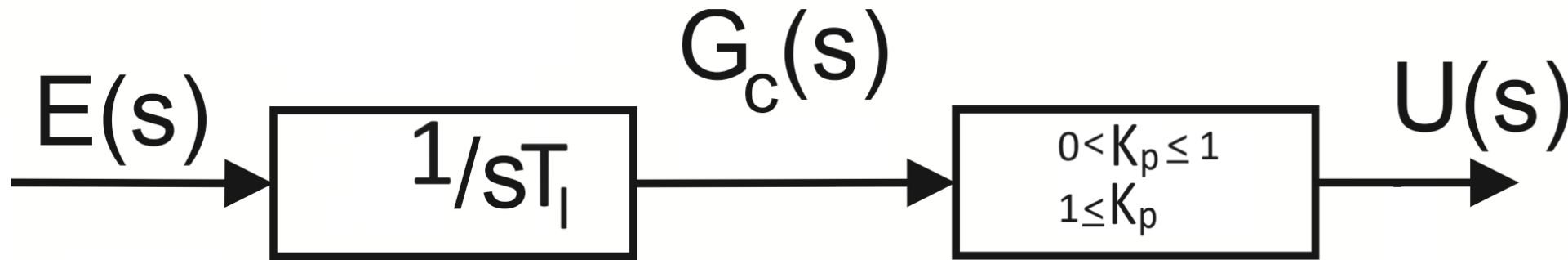
Κέρδος ιδανικού ολοκληρωτή η ολοκληρωτικό κέρδος:

$$K_I = \frac{K_p}{T_I}$$



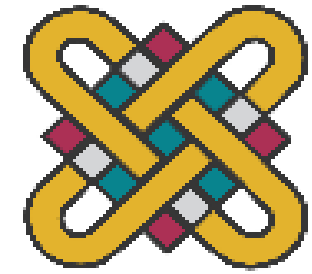
## Ιδανικός ολοκληρωτικός ελεγκτής (ideal integrator controller)

Να σχεδιαστεί το ηλεκτρολογικό σχέδιο ενός ιδανικού ολοκληρωτικού ελεγκτή με σταθερά χρόνου  $T_I = RC$  και αναλογικό κέρδος  $K_p > 0$  κάνοντας χρήση τελεστικού ενισχυτή για την υλοποίηση του  $K_p$ .



Παρίσης Κ. Καθηγητής  
Βανδίκας Ι. ΕΔΙΠ  
Μόσχος Ι. Υποψ. Διδ.

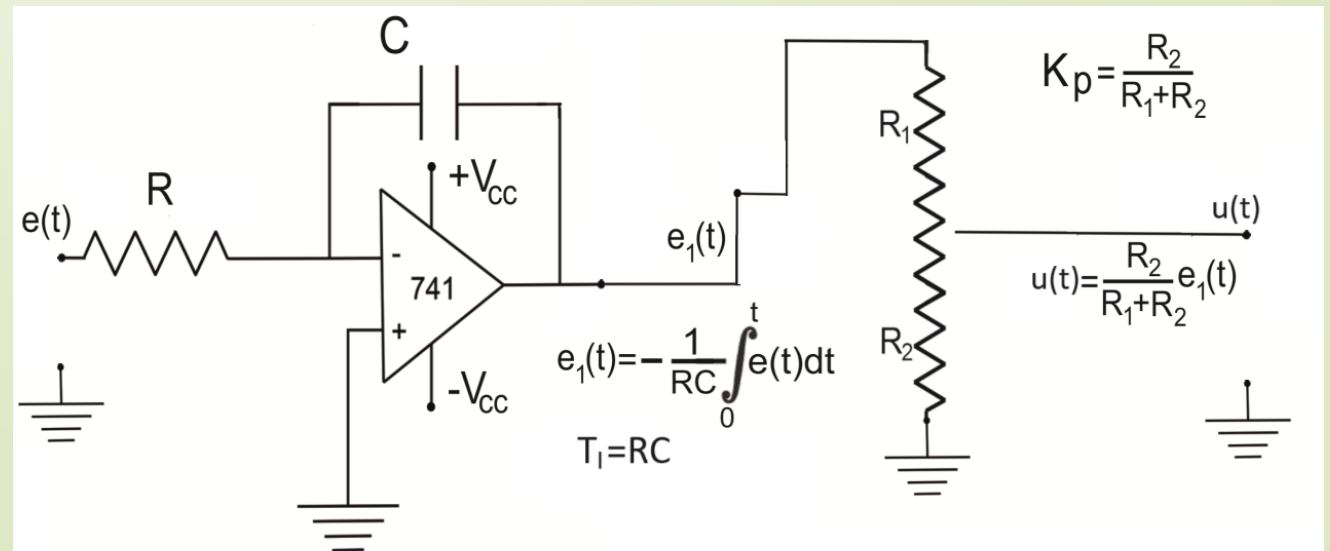
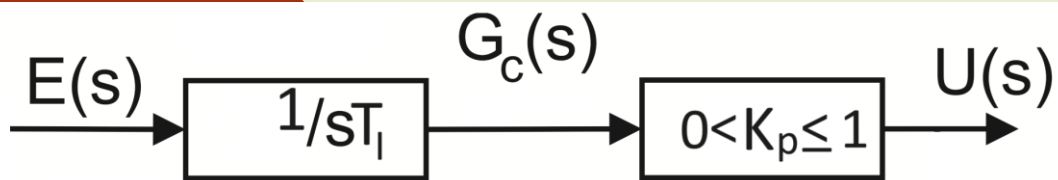


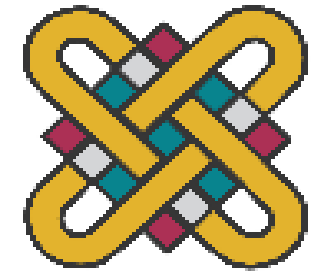


## Ιδανικός ολοκληρωτικός ελεγκτής (ideal integrator controller)

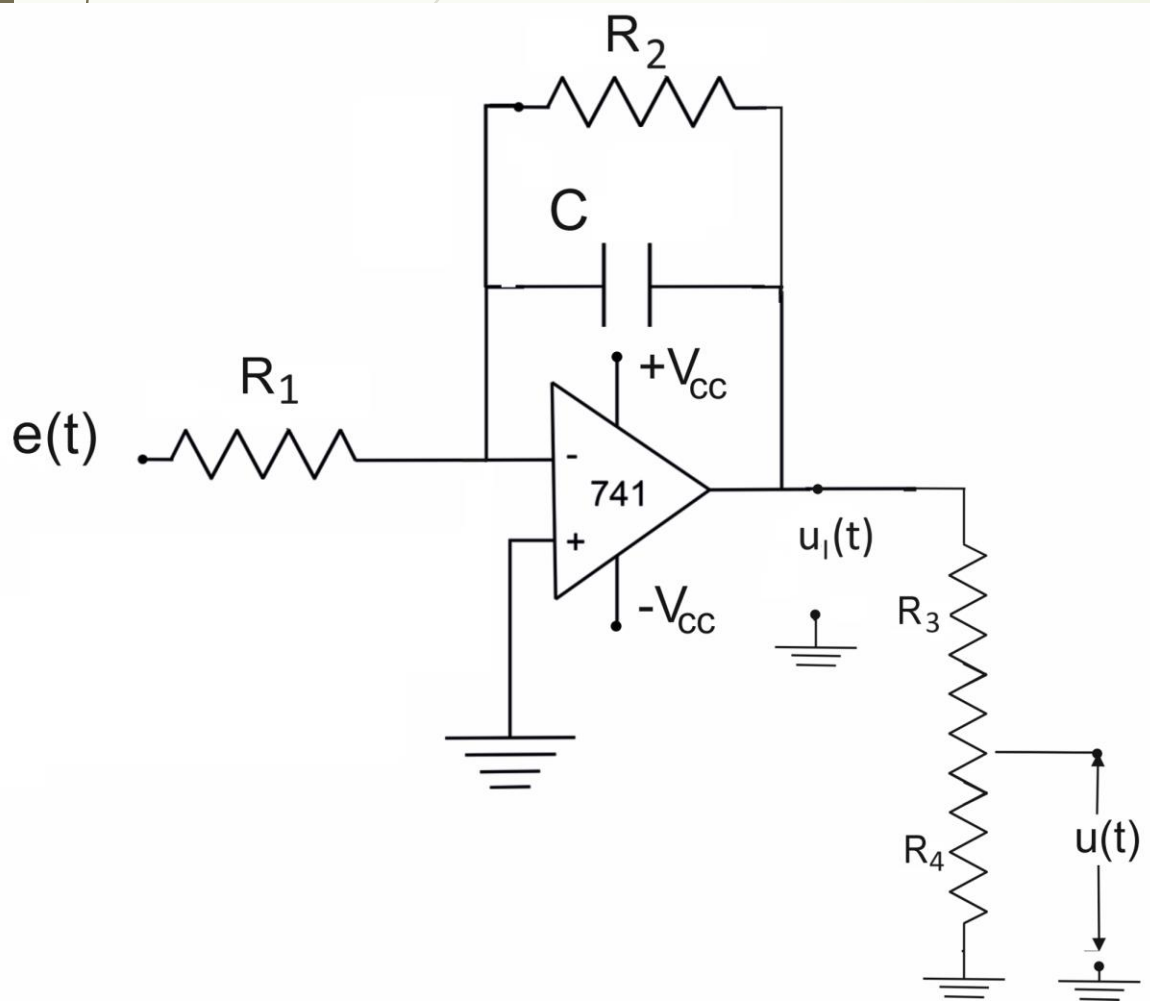
### Μειονεκτήματα

- Μικρό εύρος ζώνης
- Δεν φιλτράρεται ο θόρυβος που υπάρχει στο σύστημα
- Σταθερή τάση στην είσοδο φορτίζει με την πάροδο του χρόνου τον πυκνωτή με αποτέλεσμα να φτάνει στον κόρο ο Τ.Ε.





## Προσεγγιστικός (Πρακτικός) ολοκληρωτικός ελεγκτής (practical integrator controller)



$$e(t) = v_{ΕΙΣ}(t) - v_{ΕΞΟΔ}(t)$$

$$\frac{U_I(s)}{E(s)} = -\frac{R_2}{R_1} \frac{1}{1+sR_2C}$$

$$U(s) = K_P U_I(s) \Rightarrow u(t) = K_P u_I(t)$$

Σταθερά χρόνου προσεγγιστικού ολοκληρωτή:

$$T_I = R_2 C$$

Συνολικό αναλογικό κέρδος προσεγγιστικού ολοκληρωτή:

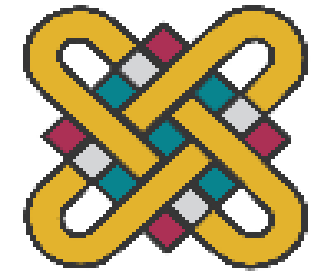
$$K_{P_{tot}} = \frac{R_2}{R_1} \frac{R_4}{R_3+R_4} = \frac{R_2}{R_1} K_P \xrightarrow{R_2=R_1}$$

$$K_{P_{tot}} = K_P = \frac{R_4}{R_3+R_4}$$

Παρίσης Κ. Καθηγητής

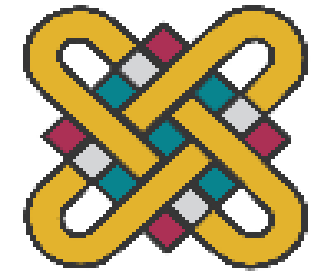
Βανδίκας Ι. ΕΔΙΠ

Μόσχος Ι. Υποψ. Διδ.

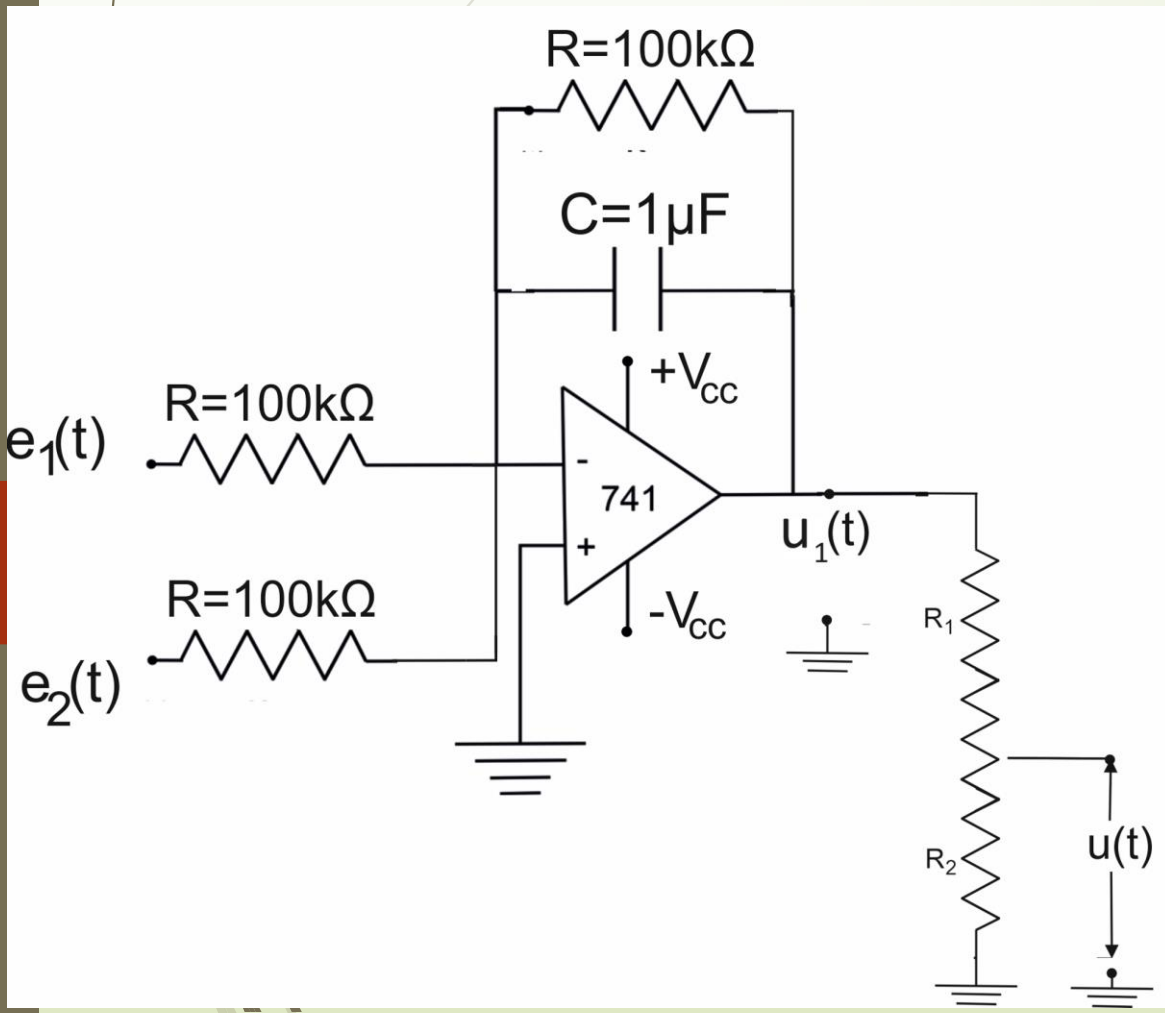


## Προσεγγιστικός (πρακτικός) ολοκληρωτικός ελεγκτής (practical integrator controller)

Να σχεδιαστεί το ηλεκτρολογικό σχέδιο ενός προσεγγιστικού ολοκληρωτικού ελεγκτή με σταθερά χρόνου  $T_I = R_2C$  και αναλογικό κέρδος  $K_p > 0$  κάνοντας χρήση τελεστικού ενισχυτή για την υλοποίηση του  $K_p$ .



## Προσεγγιστικός (πρακτικός) ολοκληρωτικός ελεγκτής (practical integrator controller)



$$e_1(t) = u_{\text{ΕΙΔ}}(t)$$

$$e_2(t) = u_{\text{ΕΞΟΔ}}(t)$$

$$\frac{U_I(s)}{E(s)} = -\frac{R}{R} \frac{1}{1+sRC} = -\frac{1}{1+sRC}$$

$$U(s) = K_P U_I(s) \Rightarrow u(t) = K_P u_I(t)$$

Σταθερά χρόνου προσεγγιστικού ολοκληρωτή:

$$T_I = RC$$

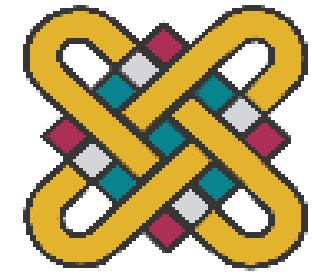
Συνολικό αναλογικό κέρδος προσεγγιστικού ολοκληρωτή:

$$K_{P_{tot}} = \frac{R}{R} \frac{R_2}{R_1+R_2} = \frac{R_2}{R_1+R_2} = K_P$$

Παρίσης Κ. Καθηγητής

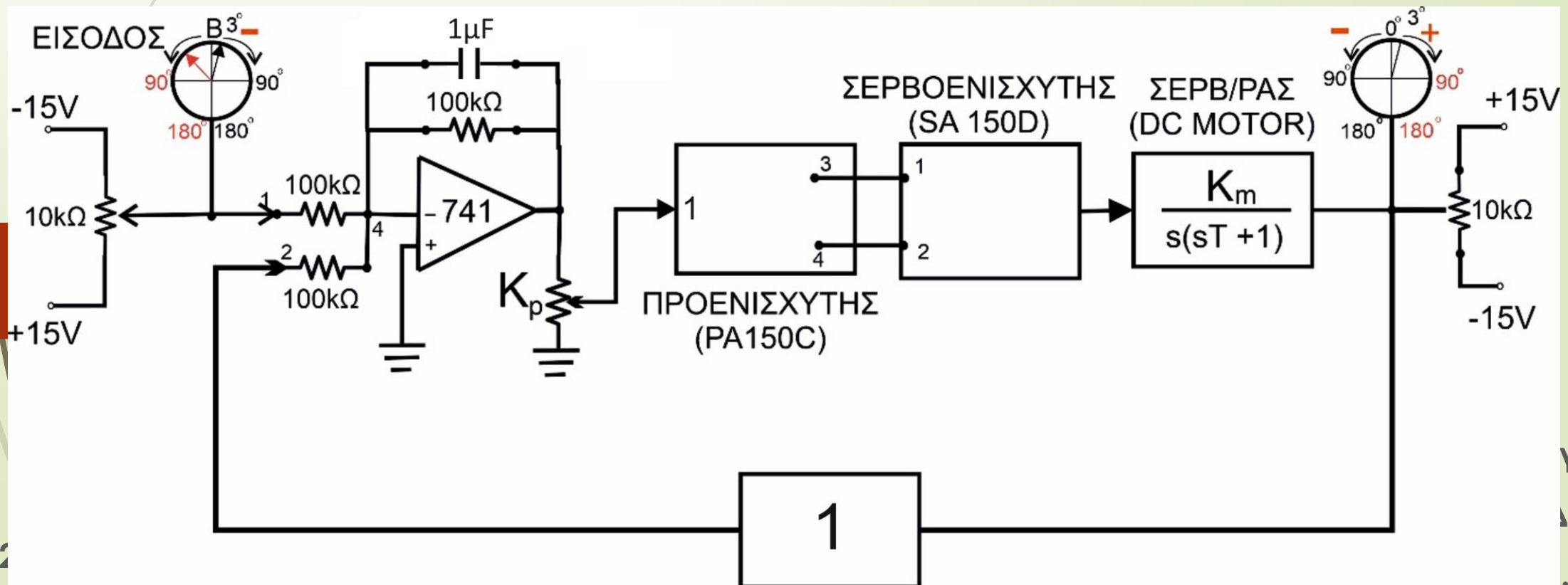
Βανδίκας Ι. ΕΔΙΠ

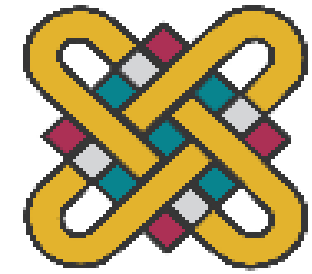
Μόσχος Ι. Υποψ. Διδ.



## Προσεγγιστικός (πρακτικός) ολοκληρωτικός ελεγκτής (practical integrator controller)

Ηλεκτρολογικό σχέδιο αναλογικού συστήματος ελέγχου θέσης με ολοκληρωτικό ελεγκτή (I)





## Προσεγγιστικός (πρακτικός) ολοκληρωτικός ελεγκτής (practical integrator controller)

Για επιθυμητή τιμή 40 μοίρες ΒΑ:

1. Με την πέδη στην θέση 0 και  $K_p = 1$ , να μετρηθεί η συχνότητα ταλάντωσης ( $f_{cr}$ ) του συστήματος και το πλάτος της ταλάντωσης ( $V_{pp}$ ). **Τι παρατηρείτε?**
2. Με την πέδη στην θέση 10 και  $K_p = 1$ , να μετρηθεί η συχνότητα ταλάντωσης ( $f_{cr}$ ) του συστήματος και το πλάτος της ταλάντωσης ( $V_{pp}$ ). **Τι παρατηρείτε?**
3. Με την πέδη στην θέση 10 προσπαθήστε να μειώσετε την ταλάντωση του συστήματος ώστε  $\zeta \cong 1$ . **Ποια είναι η τιμή του  $K_p$ ? Τι παρατηρείτε?**
4. Με την πέδη στην θέση 0 και  $K_p$  ίσο με την προηγούμενη ερώτηση **τι παρατηρείτε** στη συμπεριφορά του συστήματος?

Παρίσης Κ. Καθηγητής

Βανδίκας Ι. ΕΔΙΠ

Μόσχος Ι. Υποψ. Διδ.